

國立中正大學通訊系九十八學年度第一學期

上課時間表---大二

區	50 分鐘		75 分鐘		星期	一	二	三	四	五
	節次	科目	節次	科目						
I	第 1 節	07:10 ┆ 08:00	第 A 節	07:15 ┆ 08:30						
	第 2 節	08:10 ┆ 09:00	第 B 節	08:45 ┆ 10:00	通識(一) 第二領域 第三領域 第四領域 第五領域	通識(二) 第一領域		通識(四) 第一領域	通識(六) 第一領域 第二領域 第三領域 第四領域 第五領域	
	第 3 節	09:10 ┆ 10:00								
II	第 4 節	10:10 ┆ 11:00	第 C 節	10:15 ┆ 11:30						電路學(一)A (張文恭)(C) [工 A227] 電路學(一)B (李坤彥)(C) [工 A127]
	第 5 節	11:10 ┆ 12:00								
	第 6 節	12:10 ┆ 13:00	第 D 節	11:45 ┆ 13:00						
III	第 7 節	13:10 ┆ 14:00	第 E 節	13:15 ┆ 14:30	資料結構 A (李詩偉)(F) [工 A227] 資料結構 B (劉立頌)(F) [工 A127]	⊕ 微分方程 A (林惠勇)(E) [工 A227] 微分方程 B (陳喬恩)(E) [工 A127] ※ 數位系統設 計 (朱元三)(F) [工 A227]	資料結構 A (李詩偉)(F) [工 A227] 資料結構 B (劉立頌)(F) [工 A127]	⊕ 微分方程 A (林惠勇)(E) [工 A227] 微分方程 B (陳喬恩)(E) [工 A127] ※ 數位系統設 計 (朱元三)(F) [工 A227]		
	第 8 節	14:10 ┆ 15:00								
	第 9 節	15:10 ┆ 16:00	第 F 節	14:45 ┆ 16:00						
IV	第 10 節	16:10 ┆ 17:00	第 G 節	16:15 ┆ 17:30		通識(三) 第一領域 第二領域 第三領域 第四領域 第五領域		通識(五) 第一領域 第二領域 第三領域 第四領域 第五領域 FPGA 數位系統實驗 (施冠廷)(G H) [工 A447]	體育	
	第 11 節	17:10 ┆ 18:00	第 H 節	17:45 ┆ 19:00						
	第 12 節	18:10 ┆ 19:00								
V	第 13 節	19:10 ┆ 20:00	第 I 節	19:15 ┆ 20:30						
	第 14 節	20:10 ┆ 21:00	第 J 節	20:45 ┆ 22:00						
	第 15 節	21:10 ┆ 22:00								

※ 先修科目為「邏輯設計」，需及格才可選修，大二生優先。

⊕ 全英文授課。